Circuito Integrado 74164 8-Bit Shift Register Ser In/Para Out DIP-14

Codigo: **111770**

Descripción

Circuito Integrado TTL 74LS164. Registros de cambio de salida en paralelo y entrada en serial de 8 Bits y función de clear. Las entradas en serie(A y B) permiten un control completo sobre los datos entrantes, ya que un valor bajo en cualquiera de las entradas inhibe la entrada de los nuevos datos y restablece el primer flip-flop al nivel bajo en el siguiente impulso de reloj. Una entrada de alto nivel habilita la otra entrada que determinará el estado del primer flip-flop. Los datos en las entradas en serie se pueden cambiar cuando el reloj es alto o bajo, pero solo se ingresará la información que cumpla con los requisitos de tiempo de configuración. La sincronización ocurre en la transición de nivel bajo a alto de la entrada del reloj. Todas las entradas están sujetadas por diodos para minimizar los efectos de la línea de transmisión.

- Entradas serie cerradas
- Totalmente búfer de reloj y entradas en serie
- Clear asincrónico
- Aplicaciones: Industrial, Comunicaciones y Red
- Especificaciones
- Familia: LS
- Tipo de salida: Estándar
- Tipo de lógica: Registro de desplazamiento
- Número de elementos: 1
- Número de bits por elemento: 8
- Función registro de desplazamiento: Serie a paralelo
- Tensión de alimentación máxima: 5.25 V
- Tensión de alimentación mínima: 4.75 V
- Frecuencia de reloj: 25 MHz
- Temperatura de funcionamiento mínima: 0 ° C
- Temperatura de funcionamiento máxima: 70 ° C
- Encapsulado: DIP
- 14 pines

Sustituto

NTE74164, NTE74KS164, NTE74C164, 74HC164