

Circuito Integrado 7410 Triple 3-input NAND Gate DIP 14

Codigo: **111645**



Descripción

La compuerta NAND 74LS10 Triple-3-input contiene tres compuertas independientes, cada una de las cuales realiza la función Y lógica. 74LS10 Triple-3-input NAND Gate IC se puede soldar directamente a la placa de circuito o se puede montar en una base IC de 14 pines. El circuito Gate NAND 74LS10 Triple-3-input está diseñado de forma tal que la operación AND de los pines de entrada 1,2 y 13, 3, 4 y 5, 9,10 y 11 se producen en los pines 12,6 y 8 respectivamente.

- Tipo de familia: LS
- Tipo de la lógica: Compuerta NAND
- Número de entradas: 3
- Tensión de alimentación mínima: 4.75 V
- Tensión de alimentación máxima: 5.25 V
- Corriente de salida: 8 mA
- Temperatura de funcionamiento mínima: 0 ° C
- Temperatura de funcionamiento máxima: 70 ° C
- Encapsulado: DIP
- 14 pines

Sustituto

NTE7410, NTE74C10, NTE74H10, NTE74HC10,
NTE74LS10, NTE74S10