

Programador Altera FPGA EP1C3T144 + programador USB Blaster JTAG

Codigo: 110735



Descripción

Programador Altera FPGA EP1C3T144 + programador USB Blaster JTAG

- El chip principal: utiliza la serie Cyclone de Altera EP1C3T144
- Con 4 teclas independientes,
- Cuatro tubos digitales: Aprendiendo tecnología de visualización de escaneo digital estático y dinámico. Puede hacer relojes electrónicos, contador de frecuencia, contadores y otros experimentos.
- Seis luces LED: Haz experimentos con luces de agua que fluyen y otras lámparas, pero también como pantalla de estado de un dispositivo.
- Interruptor DIP de ocho vías: se utiliza para hacer un experimento de circuito lógico digital bidireccional o multicanal.
- Reloj: utilizar reloj activo de 50MHZ,
- Receptor infrarrojo IC: receptor que usa VS1838 haciendo el experimento del receptor infrarrojo, teclado de control remoto infrarrojo escalable.
- Interfaz del sensor de temperatura DS18B20: Aprendizaje de "línea de bus, comunicaciones de 1 cable", termómetro do, dispositivo de alarma de temperatura.
- Zumbador: Haga acompañamiento musical experimental, sonido de alarma, etc.
- Procesamiento en serie MAX232: Este como convertidor de nivel de comunicaciones en serie sincrónico y asíncrono, realiza un experimento de comunicación en serie sincrónico y asíncrono.
- Módulos de reloj DS1302: se pueden utilizar para desarrollar reloj electrónico, calendario con respaldo de batería, por lo que el reloj se mantiene para siempre.
- Con interfaz LCD de 16 pines
- Módulo de configuración FPGA: utiliza un chip de memoria de gran capacidad EPCS4, placas con botón de reconfiguración.
- Interfaz de descarga AS y JTAG: puede descargar el programa directamente en la interfaz JTAG en el chip FPGA, o hacer que el programa se descargue en el chip de memoria AS-interface, para lograr datos de apagado no se pierde.
- Puerto de expansión IO: además del desarrollo del módulo de placa IO utilizado, la tarjeta con pin lleva 28 IO, se puede extender para usar otros dispositivos externos.

Programador USB Altera FPGA CPLD Blaster:

- Totalmente compatible con el usb-blaster Altera original.
- Voltaje objetivo soportado: 2,0 V-5,5 V
- Soporta todo ALTERA deveice.
- CPLD:Máximo a?Máximo 7000A?Máximo 7000B?MAX 7000S?MAX 9000?Máximo 9000A y MAX II.
- FPGA:Stratix?Stratix II?Stratix GX?Ciclón?Cyclone II?Cyclone III?ACEX 1K?APEX II?APEX 20K?APEX

20KE?APEX 20KC?FLEX 10K?FLEX 10KE?FLEX
10KA?FLEX 6000?FLEX 8000?EPCS1?EPCS4?EPC
S16?EPCS64,EPC1?EPC4?EPC8?EPC16

- Soporte: JTAG, AS, modo PS.
- Admite depuración basada en núcleo embebido de NiosII,;
- Compatible con el analizador lógico Quartus II SignalTap® II (para análisis lógico).
- ¡ALTO RENDIMIENTO, 6 veces más rápido que ByteBlasterIII!
- Interfaz USB con LED de estado y potencia.